

AVVISO

Procedura pubblica selettiva finalizzata al reclutamento di un tecnologo di primo livello, categoria economica di riferimento EP1, a tempo determinato e pieno, per la durata di 24 mesi, presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma "Tor Vergata" nell'ambito del Piano Nazionale di Ripresa e Resilienza (PNRR), Missione 4, Componente 2, Investimento 1.5 – Programma di ricerca “*Rome Technopole*”, Flagship n. 5 “*Digital transition through AESA (Active Electronically Scanned Array) radar technology, quantum cryptography and quantum communications*” finanziato dall'Unione europea - NextGenerationEU (D.D. n. 1288 del 16/05/2023 - Riferimento 2100).

Comunico che le **prove d'esame** relative alla procedura di cui in epigrafe previste secondo il seguente calendario:

- La prova scritta si terrà in data **16 giugno 2023** a partire dalle ore **14:30**;
- La prova orale si terrà in data **7 luglio 2023** a partire dalle ore **14:30**

si svolgeranno presso l'Aula R3, sita al piano terra dell'Edificio di Ingegneria dell'Informazione dell'Università degli Studi di Roma “Tor Vergata” – Roma (00133), Via del Politecnico n. 1.

Il presente avviso ha valore di notifica ad ogni effetto di legge.

La Responsabile dell'Ufficio Concorsi
(Dott. Annalisa De Cesare)